

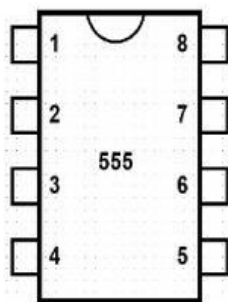
Actividad de evaluación 2.1

Circuito de reloj

1.- Instrucciones: Relaciona ambas columnas

- | | |
|--|--|
| ☐ Es el encargado de generar señales binarias y coordinar las acciones de varios circuitos | ☐ Cl. 555 |
| ☐ Son circuitos que no solo dependen de sus entradas para cambiar salidas | ☐ Multiplexores, demultiplexores, codificadores, decodificadores |
| ☐ A cuanto equivale un byte | ☐ Binario |
| ☐ Son circuitos secuenciales | ☐ Decimal |
| ☐ Circuito integrado que genera un tren de pulso | ☐ Frecuencia |
| ☐ Es el número de veces que se repite una señal en un segundo | ☐ Circuito de reloj |
| ☐ Sistema de numeración utilizada en circuitos lógicos | ☐ Circuitos secuenciales |
| ☐ Son circuitos combinacionales. | ☐ Cl. 74ls47 |
| | ☐ Memorias, contadores y registros 8 bits |

2.- Coloca el nombre de las terminales correctas del circuito integrado



RESET	SALIDA
DISPARO	GND
CONTROL DE VOLTAJE	DESCARGA
VCC	UMBRAL

3.- Coloca el nombre correcto en la señal




flanco ascendente
o de subida

 **Período** 


ancho del pulso
flanco descendente
o de bajada