

EXAMEN DEL TERCER TRIMESTRE
Período escolar 2023 – 2024

Estudiante:		Nivel:	Bachillerato Técnico
Docente:	Iliana Elizabeth Ulloa Tello	Curso:	SEGUNDO
FIP:	INFORMÁTICA	Paralelo:	"A"
Asignatura:	SISTEMAS OPERATIVOS Y REDES	Fecha:	

"Sin estudiar enferma el alma" (Séneca)

INSTRUCCIONES	✓ El examen está valorado en 10 puntos. ✓ No se permite realizar tachones, conversar con compañeros. ✓ El tiempo máximo del examen es de 60 minutos. ✓ Prohibido contestar con lápiz y utilizar corrector	CALIFICACIÓN	

Evaluación de base estructurada
Puntos
1. Analiza y completa la tabla de verdad de la compuerta lógica AND:

a	b	S
1	1	
1	0	
0	1	
0	0	

**2,0
ptos.**
2. Selecciona la respuesta sobre los circuitos integrados de compuertas lógicas, el circuito 74LS08 AND tiene:

- a. 6 compuertas
- b. 4 compuertas
- c. 3 compuertas
- d. Ninguna de las anteriores

Respuesta Correcta: -----

**2,0
ptos.**
3. Seleccione la respuesta correcta sobre los circuitos integrados de compuertas lógicas, el circuito 74LS32 OR tiene:

- a. Un pin 7 GND conexión a tierra o negativo y un pin 14 VCC conexión a positivo
- b. Un pin 7 VCC conexión a positivo y un pin 14 GND conexión a tierra o negativo
- c. Un pin 3 GND conexión a tierra o negativo y un pin 14 VCC conexión a positivo
- d. Ninguna de las anteriores

Respuesta Correcta:

**2,0
ptos.**

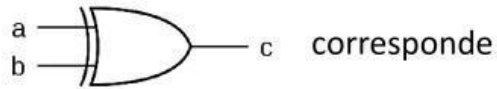
4. ¿Responda VERDADERO o FALSO?

¿La fórmula de la compuerta lógica NOR es: $S = A * B$?

()

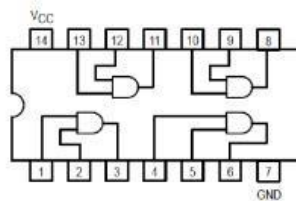
¿La siguiente representación gráfica a la compuerta lógica NAND?

()

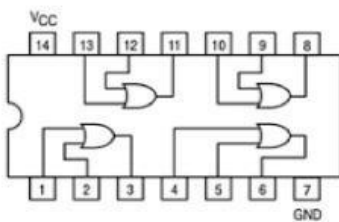


**2,0
ptos.**

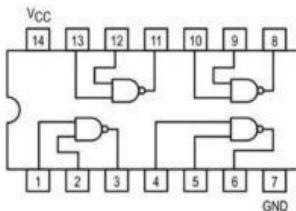
5. ¿Enlaza con la respuesta correcta?



74LS00



74LS08



74LS32

**2,0
ptos.**

DOCENTE
Iliana Elizabeth Ulloa Tello

VICERRECTOR
MGS. Servio Ramírez