**ДТЗЕ імені Є.О.Патона**

**«АРХІТЕКТУРА КОМП'ЮТЕРІВ»**

## ТЕМА: ПРОЦЕСОРИ

**Прізвище, Ім'я:**_____

**Група :** _____

---

**1. Обери правильну відповідь:**

1б.

**Тракт даних – це**

а. внутрішня структура процесора
б. один з сегментних регістрів процесора
в. блок в АЛП

4б.

**2. ПЕРЕСТАВ ПО ПОКОЛІННЯМ:**

| | |
|---|---|
| 1 | Комп'ютери на транзисторах |
| 2 | Комп'ютери на ВІС, НВІС |
| 3 | Комп'ютери на електронних лампах |
| 4 | Комп'ютери на ІМС |

---

6б.

**3. З'ЄДНАЙ ЛІНІЄЮ ВІПОВІДНІ ПОНЯТТЯ:**

| | |
|---|---|
| 1 | Одиниці вимірювання швидкодії комп'ютера |
| 2 | Надійність ПК |
| 3 | Сумісність |
| 4 | Регістр прапорців |
| 5 | Кеш |
| 6 | Стек |

| |
|---|
| Напрацювання на відмову |
| L1, L2, L3 |
| MIPS, KOPS, MGFLOPS |
| ZF, SF, OF |
| P-рейтинг |
| сигнал |
| аппаратна і програмна |
| LIFO |

1б.

**4. ТАК ЧИ НІ:**

| | |
|---|---|
| A+B=0, то ZF=0 | |



LIVEWORKSHEETS