

## ΦΥΛΛΑΔΙΟ ΕΡΓΑΣΙΑΣ 4 ΚΕΦΑΛΑΙΟ 2

1. Αντιστοιχίστε τα πεδία ενός πλαισίου Ethernet II της Α στήλης με την σωστή περιγραφή τους στη Β στήλη.

### Α ΣΤΗΛΗ

Προοίμιο (Preamble)

Start Frame Delimiter (Διαχωριστής Έναρξης Πλαισίου)

Διεύθυνση MAC Προορισμού (Destination)

Διεύθυνση MAC Προέλευσης (Source)

Type (Τύπος) ή μήκος πλαισίου

Δεδομένα (Data-payload) 46-1500

FCS (Frame Checksum Sequence)

IPG (InterPacketGap) (96bit)

### Β ΣΤΗΛΗ

Η φυσική διεύθυνση (MAC) παραλήπτη είναι 6 byte

56 bits εναλλασσόμενοι άσοι-μηδενικά (10101010, 0x55) για να συγχρονιστεί ο δέκτης της κάρτας Ethernet

Τιμή  $\leq 1500$  : Μήκος πεδίου δεδομένων  
Τιμή  $> 1500$  : Τύπος δεδομένων

Ακολουθία ελέγχου σφάλματος (CRC-32) κατά τη μετάδοση του πλαισίου

Δεδομένα. PDUs πρωτοκόλλων ανωτέρων επιπέδων. Από 46-1500 byte. Αν είναι  $< 64$  (14+46+4) τότε συμπληρώνεται με δεδομένα padding (συνήθως 0x00).

Η φυσική διεύθυνση (MAC) αποστολέα είναι 6 byte

η ακολουθία **10101011 (0xD5)**, η οποία σημαίνει την έναρξη του πλαισίου

Παύση διάρκειας 96bit ώστε να επιτραπεί στα κυκλώματα του δέκτη να επεξεργαστούν το ληφθέν πλαίσιο και να είναι έτοιμος για τη λήψη επόμενου πλαισίου