

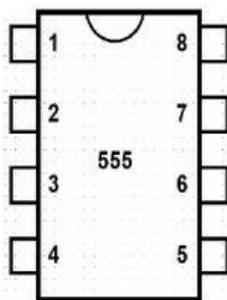
Actividad de evaluación 2.1

Circuito de reloj

1.- Instrucciones: Relaciona ambas columnas

- | | |
|--|--|
| <input type="radio"/> Es el encargado de generar señales binarias y coordinar las acciones de varios circuitos | <input type="radio"/> Cl. 555 |
| <input type="radio"/> Son circuitos que no solo dependen de sus entradas para cambiar salidas | <input type="radio"/> Multiplexores, demultiplexores, codificadores, decodificadores |
| <input type="radio"/> A cuanto equivale un byte | <input type="radio"/> Binario |
| <input type="radio"/> Son circuitos secuenciales | <input type="radio"/> Decimal |
| <input type="radio"/> Circuito integrado que genera un tren de pulso | <input type="radio"/> Frecuencia |
| <input type="radio"/> Es el número de veces que se repite una señal en un segundo | <input type="radio"/> Circuito de reloj |
| <input type="radio"/> Sistema de numeración utilizada en circuitos lógicos | <input type="radio"/> Circuitos secuenciales |
| <input type="radio"/> Son circuitos combinacionales. | <input type="radio"/> Cl. 74ls47 |
| | <input type="radio"/> Memorias, contadores y registros 8 bits |

2.- Coloca el nombre de las terminales correctas del circuito integrado



RESET	SALIDA
DISPARO	GND
CONTROL DE VOLTAJE	DESCARGA
VCC	UMBRAL

3.- Coloca el nombre correcto en la señal




flanco ascendente
o de subida


Período


flanco descendente
o de bajada

ancho del pulso