

REFUERZO CIRCUITOS INTEGRADOS CON COMPUERTAS LÓGICAS

Período escolar 2023 – 2024

Estudiante:		Nivel:	Bachillerato Técnico
Docente:	Iliana Elizabeth Ulloa Tello	Curso:	SEGUNDO
FIP:	INFORMÁTICA	Paralelo:	"A"
Asignatura:	SISTEMAS OPERATIVCOS Y REDES	Fecha:	

"Sin estudiar enferma el alma" (Séneca)

INSTRUCCIONES	✓ El examen está valorado en 10 puntos. ✓ No se permite realizar tachones, conversar con compañeros. ✓ El tiempo máximo del examen es de 60 minutos. ✓ Prohibido contestar con lápiz y utilizar corrector	CALIFICACIÓN
----------------------	--	---------------------

Evaluación de base estructurada

Puntos

1. ¿Responda VERDADERO o FALSO?

El circuito integrado 74LS08 AND contiene 4 compuertas lógicas

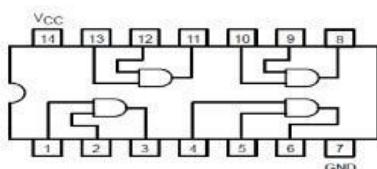
()

El PIN 7 GND del integrado 74LS08 AND se conecta a positivo en un proteboard

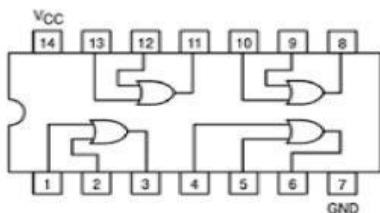
()

**4,0
ptos.**

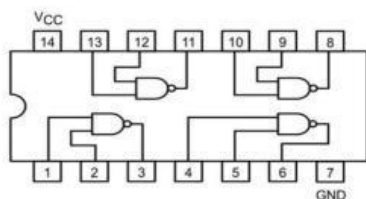
2. Enlaza con la respuesta correcta



74LS00



74LS08



74LS32

**3,0
ptos.**

3. Selecciona la respuesta correcta. Sobre la fórmula del circuito integrado 74LS02 NOR a. $F=A*B$ b. $F=A + B$ c. $F= \overline{A + B}$ d. Ninguna de las anteriores Respuesta Correcta: -----		3,0 ptos.
_____ DOCENTE Iliana Elizabeth Ulloa Tello		_____ VICERRECTOR MGS. Servio Ramírez

Ministerio
de Educación

