

REFUERZO CIRCUITOS INTEGRADOS CON COMPUERTAS LÓGICAS

Período escolar 2023 – 2024

Estudiante:		Nivel:	Bachillerato Técnico
Docente:	Iliana Elizabeth Ulloa Tello	Curso:	PRIMERO
FIP:	INFORMÁTICA	Paralelo:	"A"
Asignatura:	SISTEMAS OPERATIVOS Y REDES	Fecha:	

"Sin estudiar enferma el alma" (Séneca)

INSTRUCCIONES	<ul style="list-style-type: none"> ✓ El examen está valorado en 10 puntos. ✓ No se permite realizar tachones, conversar con compañeros. ✓ El tiempo máximo del examen es de 60 minutos. ✓ Prohibido contestar con lápiz y utilizar corrector 	CALIFICACIÓN	

Evaluación de base estructurada

Puntos

1. ¿Responda VERDADERO o FALSO?

El circuito integrado 74LS08 AND contine 4 compuertas lógicas

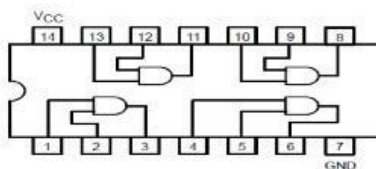
()

El PIN 7 GND del integrado 74LS08 AND se conecta a positivo en un proteboard

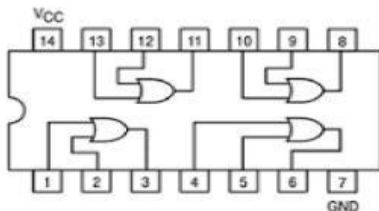
()

4,0
ptos.

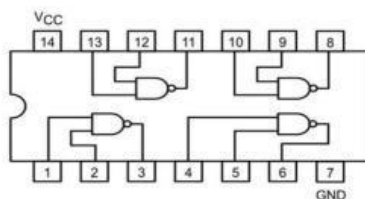
2. Enlaza con la respuesta correcta



74LS00



74LS08



74LS32

3,0
ptos.

<p>3. Selecciona la respuesta correcta. Sobre la fórmula del circuito integrado 74LS02 NOR</p> <p>a. $F=A*B$</p> <p>b. $F=A + B$</p> <p>c. $F= \overline{A + B}$</p> <p>d. Ninguna de las anteriores</p> <p>Respuesta Correcta: -----</p>		<p>3,0 ptos.</p>
<p>_____ DOCENTE Iliana Elizabeth Ulloa Tello</p>		<p>_____ VICERRECTOR MGS. Servio Ramírez</p>

Ministerio
de Educación

